

Formation courte

Enseigner l'architecture des ordinateurs avec un simulateur de systèmes logiques (24-MI203)

L'essentiel



Date

Mer. 29.01.2025 - 13h30 à 17h00



Durée

1 rencontre de 4 heures
4 heures



Délai d'inscription

Ven. 06.12.2024



Inscriptions

Inscriptions individuelles
uniquement



Organisation de la formation

En présentiel



Lieu

HEP Vaud



Prérequis

Aucun



Certification / attestation

Attestation

Description

L'enseignement de l'informatique comprend une composante essentielle axée sur la compréhension pratique des machines. Pour ce faire, on adopte souvent l'approche des systèmes logiques. Ce cours offre aux participant-e-s l'opportunité d'explorer un simulateur logique conçu spécifiquement pour l'enseignement. Ce simulateur permet une progression graduelle, commençant par les concepts de base des portes logiques pour ensuite simuler des opérations d'écriture et de lecture dans la mémoire vive. Contrairement à ce que l'on pourrait penser, ce sujet n'est pas forcément rébarbatif pour les élèves. Au contraire, il peut offrir une expérience interactive où développer des compétences de construction et d'investigation.

Objectifs

Permettre à la participante / au participant de :

- utiliser un simulateur de systèmes logiques pour l'enseignement de l'informatique et de l'architecture des ordinateurs
- préparer différents types d'exercices selon l'approche PRIMM et intégrer le simulateur logique dans des plateformes existantes

Intervenante et intervenant

- Jean-Philippe Pellet, professeur associé, HEP Vaud, UER MI

Publics

Enseignant-e-s 9 à 11H (cycle 3/secondaire I)
Enseignant-e-s du supérieur/tertiaire
Enseignement post-obligatoire/secondaire II

Domaine

Éducation numérique

Matériel requis

Laptop personnel

Frais

Aucun